

Modulbezeichnung	HW/SW-Codesign	
Semester	6	
Dauer	1 Semester	
Art	Pflichtfach Vertiefung Informationstechnik und Vertiefung Technische Informatik	
ECTS-Punkte	5	
Studentische Arbeitsbelastung	60 h Kontaktzeit + 90 h Selbststudium	
Voraussetzungen (laut BPO)	Hardwarenahe Programmierung	
Empf. Voraussetzungen	C/C++, Digitaltechnik, Mikrocomputertechnik, VHDL	
Verwendbarkeit	BaE, BaEP, BaI	
Prüfungsform und -dauer	Klausur 1,5h oder mündliche Prüfung oder Studienarbeit	
Lehr- und Lernmethoden	Vorlesung, Praktikum	
Modulverantwortlicher	C. Koch	
Qualifikationsziele	Ziel der Veranstaltung ist die Zusammenführung der zunächst im Studium getrennten Betrachtung von Hardware- und Software-Systemen zum Aufbau, Entwurf und Analyse moderner eingebetteter Systeme. Die Studierenden erwerben hierbei weiterführende Kenntnisse und Methoden hinsichtlich der Software- und Hardware-Entwicklung eingebetteter Systeme als auch deren Partitionierung.	
Lehrinhalte	Die Vorlesung HW/SW-Codesign behandelt typische Zielarchitekturen und HW/SW-Komponenten von eingebetteten Standard-Systemen und System-on-Programmable-Chips (SoPC) sowie deren Entwurfswerkzeuge für ein Hardware/Software Codesign. Hierbei behandelte Zielarchitekturen und Rechenbausteine umfassen Mikrocontroller, DSP (VLIW, MAC), FPGA, ASIC, System-on-Chip als auch hybride Architekturen.	
Literatur	Mahr, T: Hardware-Software-Codesign, Vieweg Verlag Wiesbaden, 2007. Patterson, D.A.: Rechnerorganisation und -entwurf, Elsevier München, 2005	
Lehrveranstaltungen		
Dozent	Titel der Lehrveranstaltung	SWS
C. Koch	HW/SW-Codesign	2
C. Koch	Praktikum HW/SW-Codesign	2