

Modulbezeichnung (Kürzel)	Rechnerarchitekturen (RARC)	
Modulbezeichnung (eng.)	Computer Organization	
Semester (Häufigkeit)	4 (jedes Sommersemester)	
ECTS-Punkte (Dauer)	5 (1 Semester)	
Art	Pflichtfach	
Studentische Arbeitsbelastung	60 h Kontaktzeit + 90 h Selbststudium	
Voraussetzungen (laut BPO)		
Empf. Voraussetzungen	Hardwarenahe Programmierung	
Verwendbarkeit	BI, BET, BETPV, BIPV	
Prüfungsform und -dauer	Klausur 1,5 h	
Lehr- und Lernmethoden	Vorlesung, Übung	
Modulverantwortliche(r)	G. von Cölln	
Qualifikationsziele		
Die Studierenden verfügen über ein fundiertes, anwendungsorientiertes Wissen über den prinzipiellen Aufbau und die Arbeitsweise von Computern. Sie kennen die wesentlichen Komponenten und deren Zusammenwirken. Die Studierenden können die Leistungsfähigkeit von Computern beurteilen und sind in der Lage diese zu optimieren. Die Studierenden können die grundlegenden Konzepte moderner Computer in anderen technischen Systemen wieder erkennen bzw. diese zur Lösung eigener Aufgabenstellungen anwenden.		
Lehrinhalte		
Aufbau und Funktionen von Computern werden vorgestellt. Zu Grunde liegenden Konzepte werden dargestellt und hinsichtlich verschiedener Kriterien bewertet. Stichworte sind: Grundlegende Begriffe, Funktion und Aufbau von Computern, Maßnahmen zur Leistungssteigerung, Speicherhierarchien, virtuelle Speicherverwaltung. Es wird besonderer Wert auf die grundlegenden Konzepte sowie auf die Übertragbarkeit auf andere Problemstellungen hingewiesen.		
Literatur		
Patterson, Hennessy: Rechnerorganisation und Rechnerentwurf: Die Hardware/Software-Schnittstelle (De Gruyter Studium), 2016		
Lehrveranstaltungen		
Dozenten/-innen	Titel der Lehrveranstaltung	SWS
G. von Cölln	Rechnerarchitekturen	3
G. von Cölln	Übung Rechnerarchitekturen	1